

PROGRAMA

Miércoles, 7 de septiembre de 2011

9:00 - 16:00	Inscripción	
9:30 - 10:00	Aperturas de las Jornadas	
10:00 - 11:00	Conferencia Plenaria (JCRA/JP) Dr. Antonio González	
11:00 - 11:30	Coffee Break (edificio Física y Matemáticas)	
11:30 - 12:30	Sesión I (aula 3.4) Arquitectura y Diseño de SoC I	
12:30 - 14:00	Mesa Redonda (JP/JCRA) Panorama Nacional de Investigación	
14:00 - 15:30	Descanso para almorzar	
15:30 - 17:00	Sesión II (aula 3.4) FPGA vs. Multicores/GPUs	Sesión III (aula 3.5) Aritmética computacional
17:00 - 17:30	Coffee Break	
17:30 - 19:00	Sesión IV (aula 3.4) Sistemas tolerantes a errores/Test	
19:30 - 20:30	Excursión por el Casco Viejo de La Laguna	
20:30 - 23:00	Coctel de bienvenida	

Jueves, 8 de septiembre de 2011

9:00 - 16:00	Inscripción	
9:00 - 10:00	Conferencia Plenaria (JP)	
10:15 - 11:45	Sesión V (aula 3.4) Educación	Sesión VI (aula 3.5) Arquitectura y Diseño de SoC II
11:45 - 12:15	Coffee Break	
12:15 - 13:45	Conferencia Plenaria JCRA Ricardo Gómez-Galarza Díez (Xilinx)	
14:00 - 15:30	Descanso para almorzar	
15:45 - 17:00	Sesión VII (aula 3.4) Codiseño HW/SW y Proc. Embebidos	Sesión VIII (aula 3.5) DSP
17:00 - 17:30	Coffee Break (edificio Física y Matemáticas)	
17:30 - 19:00	Asamblea de Sarteco	
21:00 - 00:00	Cena de Gala (Gran salón de baile)	

Viernes, 9 de septiembre de 2011

10:00 - 11:30	JCRA 2011	Sesión IX (aula 3.4) Metodologías de Diseño
11:30 - 12:00		Coffee Break
12:00 - 13:30		Reunión de Comité de Programa de JCRA
13:30 - 14:00		Actos Clausura de las jornadas
14:00 - 15:30		Almuerzo
15:30		Excursión a El Teide