

IX Jornadas de Computación Reconfigurable y Aplicaciones JCRA'09

9, 10 y 11 de Septiembre de 2009, Universidad de Alcalá, Alcalá de Henares, España

Call For Papers

COORDINACIÓN GENERAL

Raúl Mateos Gil, UAH
Ignacio Bravo Muñoz, UAH

COMITÉ DE DIRECCIÓN

Miguel Ángel Aguirre Echánove, US
Eduardo Boemo Scalvinoni, UAM
Joan Cabestany, UPC
Jordi Carrabina Bordoll, UAB
Sergio Cuenca Asensi, UA, Coordinador
Denis Navarro, UNIZAR
Francisco Pelayo Valle, UGR
Juan Manuel Sánchez Pérez, UNEX
José Ignacio Martínez Torre, URJC
Juan Suardiáz Muro, UPCT

COMITÉ DE PROGRAMA

Gustavo Sutter, UAM
Nelson Acosta, UNICEN (Argentina)
Miguel Ángel Aguirre Echánove, US
Carlos Amuchastegui, EHU
Eduardo Boemo Scalvinoni, UAM
Joan Cabestany, UPC
João M. P. Cardoso, UAlg (Portugal)
Jordi Carrabina Bordoll, UAB
Sergio Cuenca Asensi, UA
Eduardo de la Torre, UPC
Jean Pierre Deschamps, URV
Luis Entrena Arrontes, UC3M
Joan Figueras, UAM
Antonio García Ríos, UGR
Francisco Gómez Arribas, UAM
Juan Antonio Gómez Pulido, UNEX
Diego Gómez Vela, UCA
Jose Maria Granado Criado, UNEX
Román Hermida Correa, UCM
Francisco Ibarra Picó, UA
Andrés Iborra, UPCT
Sergio López-Buedo, UAM
Enrique Mandado Pérez, UVIGO
Francisco Javier Marín Martín, UMA
José Luis Martín González, EHU
Manuel Mazo Quintas, UAH
Javier Morán Carreras, SIDA, Madrid
Manuel Moreno Aróstegui, UPC
Fernando Pardo, UV
Francisco Pelayo Valle, UGR
Antoni Portero, UAB
Alberto Prieto Espinosa, UGR
Lluís Ribas, UAB
Fernando Rincón, UCLM
Eduardo Ros, UGR
Ricard Sanahuja, UPC
Juan Manuel Sánchez Pérez, UNEX
Eduardo Sánchez, EPFL (Suiza)
César Sanz Álvaro, UPM
Moisés Serra, UVIC
Juan José Serrano Martín, UPV
Jose T. de Sousa, INESC-ID (Portugal)
Lluís Terés, CNM
Antonio Torralba, US
Javier Valls Coquillat, UPV
Miguel Ángel Vega Rodríguez, UNEX
Juan Suardiáz Muro, UPCT



Las Jornadas de Computación Reconfigurable y Aplicaciones (JCRA'09) tendrán lugar en esta novena edición en la Escuela Politécnica Superior de la Universidad de Alcalá, los días 9, 10 y 11 de Septiembre de 2009. Será el foro de debate y cooperación de investigadores y profesionales del área de los sistemas reconfigurables y los dispositivos lógicos programables, de cara a un productivo intercambio de ideas y visiones.

TEMAS DE INTERÉS

Sistemas adaptativos, visión artificial, benchmarking, sistemas biomiméticos, aritmética computacional, criptografía, DSPs y microprocesadores específicos, metodología de diseño, procesado digital de señal, herramientas EDA, experiencias educacionales, procesadores embebidos, emulación, análisis de fallos y fiabilidad, sistemas tolerantes a fallos, FPGAs en educación, codiseño hw/sw, técnicas de alta velocidad, IP cores, Java, Handel-C, System-C, diseño de bajo consumo, simulación y modelado, ruido, radiación y EMC, diseño físico, diseño basado en plataforma, reconfiguración, robótica, radio software, sincronización, síntesis, particionado a nivel de sistema, test.

FECHAS RELEVANTES

Envío de trabajos: 24 de Abril de 2009.
Notificación de aceptación: 27 de Mayo de 2009.
Envío de trabajos definitivos: 16 de Junio de 2009.

ENVÍO DE TRABAJOS

El Español es el idioma oficial del congreso, aunque se admitirán trabajos redactados y presentados en inglés. Los trabajos tendrán una extensión de entre 6 y 10 páginas según el formato correspondiente. Los trabajos han de enviarse durante las fechas habilitadas a tal efecto siguiendo las instrucciones descritas en la web: <http://www.jcraconf.org>. Los mejores trabajos podrán ser enviados, en una versión extendida en inglés, a un número especial de la revista *Journal of Systems Architecture* (Elsevier) o como regular paper a la revista *Journal of Universal Computer Science*. Los artículos serán publicados en el año 2010.

INFORMACIÓN ADICIONAL

Para cualquier duda, sugerencia, interés, ayuda o comunicación sobre el JCRA'09 puede dirigirse al correo electrónico jcra09@uah.es.
Sitio Web: <http://www.jcraconf.org>.
Secretaría JCRA'09. Departamento de Electrónica.
Universidad de Alcalá. Campus universitario s/n.
E-28806 Alcalá de Henares (Madrid), España
Tfno.: +34 918856583. Fax: +34 918856591.

COMITÉ LOCAL

Raúl Mateos, Ignacio Bravo, Alfredo Gardel, José Luis Lázaro, Jesús Ureña, Álvaro Hernández, Daniel Pizarro, Santiago Cóbrecas, M^a Carmen Pérez.

Organizado dentro del Grupo de ingeniería electrónica aplicada a Espacios INteligentes y TRANsportes (GEINTRA).